# **Systèmes embarqués 1 : TP.03 Pilotes de périphériques**

Horner Frédéric / Pharisa Valentin, HEIA Fribourg le 20.09.2017

## Synthèse

Non-acquis :

Les différentes commandes qui fonctionnent avec le registre « lr » soit r14 (bx, bl,…)

Acquis mais à exercer :

Utilisation des GPIO et l’utilisation des pins en entré et sortie

Parfaitement acquis :

La base address et l’offset soit l’adressage en général

## Questions

1. Peut-on optimiser ce code ?

Oui, nous aurions pu supprimer la routine « delay », celle-ci n’est nécessaire uniquement pour que nous puissions voir les digits à l’œil nu. Nous aurions pu aussi utiliser directement les adresses des registres au lieu de faire l’addition des bases adress et de leurs offsets.

## Remarques

Nous avons eu un peu de peine à faire le lien entre les commandes que nous avons effectuées et le hardware de notre appareil. Nous devons encore travailler l’utilisation des GPIO et des pins ainsi que leur fonctionnement.

## Nombre d’heures passées

Pharisa Valentin : 4h- 4h30

Horner Frédéric : 5h – 6h

## Feedback

Nous avons trouvé le sujet intéressant mais à la fois dur à assimiler. Il y a eu de nombreuses nouvelles notions en un laps de temps très cours. Cela n’a pas été évident et à même nécessité l’appui de notre enseignant. Nous avons apprécié de voir un résultat concret sur notre apparail, cela change des anciens TP.